

24. 9. 2004

日 本 国 特 許 庁  
JAPAN PATENT OFFICE

REC'D 11 NOV 2004	
WIPO	PCT

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出 願 年 月 日            2 0 0 3 年   9 月 2 5 日  
Date of Application:

出 願 番 号            特 願 2 0 0 3 - 3 3 3 4 9 0  
Application Number:  
[ST. 10/C] :            [ J P 2 0 0 3 - 3 3 3 4 9 0 ]

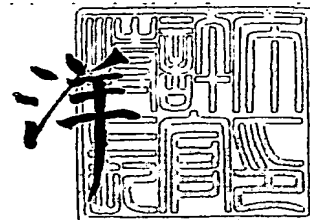
出   願   人            松 下 電 器 産 業 株 式 会 社  
Applicant(s):

PRIORITY DOCUMENT  
SUBMITTED OR TRANSMITTED IN  
COMPLIANCE WITH  
RULE 17.1(a) OR (b)

2 0 0 4 年 1 0 月 2 8 日

特許庁長官  
Commissioner,  
Japan Patent Office

小 川



AVAILABLE COPY

出証番号   出証特 2 0 0 4 - 3 0 9 7 4 6 4

【書類名】 特許願  
【整理番号】 2900655392  
【提出日】 平成15年 9月25日  
【あて先】 特許庁長官殿  
【国際特許分類】 H04B 7/26  
【発明者】  
    【住所又は居所】 石川県金沢市西念一丁目1番3号 株式会社パナソニックモバイル金沢研究所内  
    【氏名】 池田 和彦  
【発明者】  
    【住所又は居所】 石川県金沢市西念一丁目1番3号 株式会社パナソニックモバイル金沢研究所内  
    【氏名】 泉 貴志  
【発明者】  
    【住所又は居所】 神奈川県横浜市港北区綱島東四丁目3番1号 パナソニックモバイルコミュニケーションズ株式会社内  
    【氏名】 榎 貴志  
【特許出願人】  
    【識別番号】 000005821  
    【氏名又は名称】 松下電器産業株式会社  
【代理人】  
    【識別番号】 100105050  
    【弁理士】  
    【氏名又は名称】 鷺田 公一  
【手数料の表示】  
    【予納台帳番号】 041243  
    【納付金額】 21,000円  
【提出物件の目録】  
    【物件名】 特許請求の範囲 1  
    【物件名】 明細書 1  
    【物件名】 図面 1  
    【物件名】 要約書 1  
    【包括委任状番号】 9700376

**【書類名】 特許請求の範囲****【請求項 1】**

入力信号から生成される複数の定包絡線信号に複数のパイロット信号を加算する加算手段と、

前記加算手段によって複数のパイロット信号を加算された前記複数の定包絡線信号を増幅する増幅手段と、

前記増幅手段によって増幅された前記複数の定包絡線信号を合成する合成手段と、

前記合成手段によって合成された前記複数の定包絡線信号からパイロット信号成分を検出する検出手段と、

前記検出手段によって検出されたパイロット信号成分が所定条件を満たすように、前記加算手段によって複数のパイロット信号を加算された前記複数の定包絡線信号のいずれかにおける、利得および位相の少なくともいずれか一方を補正する補正手段と、

を有することを特徴とする増幅回路。

**【請求項 2】**

前記補正手段は、

前記加算手段によって複数のパイロット信号を加算された前記複数の定包絡線信号のいずれかの利得を調整する利得調整手段と、

前記検出手段によって検出されたパイロット信号成分の利得が所定条件を満たすように、前記利得調整手段の利得調整量を制御する制御手段と、

を有することを特徴とする請求項 1 記載の増幅回路。

**【請求項 3】**

前記補正手段は、

前記加算手段によって複数のパイロット信号を加算された前記複数の定包絡線信号のいずれかの位相を調整する位相調整手段と、

前記検出手段によって検出されたパイロット信号成分の位相が所定条件を満たすように、前記位相調整手段の位相調整量を制御する制御手段と、

を有することを特徴とする請求項 1 記載の増幅回路。

**【請求項 4】**

入力信号から生成される複数の定包絡線信号に加算する複数のパイロット信号を生成する生成手段をさらに有し、

前記生成手段によって生成された複数のパイロット信号は、前記検出手段によって検出されたパイロット信号成分が所定条件を満たす場合に、互いに打ち消し合う特性を有することを特徴とする請求項 1 記載の増幅回路。

**【請求項 5】**

前記加算手段によって複数のパイロット信号を加算された前記複数の定包絡線信号の各周波数特性が所定条件を満たすように、前記複数の定包絡線信号のいずれかの周波数特性を補正する周波数特性補正手段を有することを特徴とする請求項 1 記載の増幅回路。

**【請求項 6】**

請求項 1 記載の増幅回路を有することを特徴とする無線基地局装置。

**【請求項 7】**

請求項 1 記載の増幅回路を有することを特徴とする無線端末装置。

**【請求項 8】**

入力信号から生成される複数の定包絡線信号に複数のパイロット信号を加算する加算ステップと、

前記加算ステップで複数のパイロット信号を加算された前記複数の定包絡線信号を増幅する増幅ステップと、

前記増幅ステップで増幅した前記複数の定包絡線信号を合成する合成ステップと、

前記合成ステップで合成した前記複数の定包絡線信号からパイロット信号成分を検出する検出ステップと、

前記検出ステップで検出したパイロット信号成分が所定条件を満たすように、前記加算

ステップで複数のパイロット信号を加算された前記複数の定包絡線信号のいずれかにおける、利得および位相の少なくともいずれか一方を補正する補正ステップと、  
を有することを特徴とする増幅方法。

【書類名】明細書

【発明の名称】増幅回路

【技術分野】

【0001】

本発明は、増幅回路に関し、特に無線通信や放送に用いる送信装置において送信信号を増幅する終段の増幅回路に関する。

【背景技術】

【0002】

無線通信や放送に用いられる送信装置において、近年、ディジタル変調信号を送信する場合が多くなっている。これらの信号の多くは多値化が進み振幅方向に情報を載せることが可能になったため、送信装置に用いる増幅回路には線形性が求められている。一方で、装置の消費電力を削減するために、増幅回路には高い電力効率も要求されている。増幅回路の線形性および電力効率を両立させるため、歪み補償や効率改善のための様々な手法が提案されている。従来の増幅回路の方式の1つにLINC (Linear Amplification with Nonlinear Components) 方式と呼ばれるものがある。この方式では、送信信号を2つの定包絡線信号に分岐し、電力効率が高い非線形増幅器で増幅した後に合成することで、線形性および電力効率の両立を図っている。

【0003】

ここで、LINC方式を適用した増幅回路の一般例について図13を用いて説明する。図13に示す増幅回路10において、定包絡線信号生成部11では、入力信号 $S(t)$ から、2つの定包絡線信号 $S_a(t)$ および $S_b(t)$ を生成する。例えば、入力信号 $S(t)$ が次の(式1)で表されたときに各定包絡線信号 $S_a(t)$ 、 $S_b(t)$ を次の(式2)および(式3)とすれば、各定包絡線信号 $S_a(t)$ 、 $S_b(t)$ は、振幅方向が定数となる。

$$S(t) = V(t) \times \cos \{ \omega_c t + \phi(t) \} \quad \cdots (式1)$$

ただし、 $V(t)$ の最大値を $V_{max}$ 、入力信号の搬送波の角周波数を $\omega_c$ とする。

$$S_a(t) = V_{max}/2 \times \cos \{ \omega_c t + \psi(t) \} \quad \cdots (式2)$$

$$S_b(t) = V_{max}/2 \times \cos \{ \omega_c t + \theta(t) \} \quad \cdots (式3)$$

ただし、 $\psi(t) = \phi(t) + \alpha(t)$ 、 $\theta(t) = \phi(t) - \alpha(t)$ とする。

【0004】

図14は、定包絡線信号の生成動作を、直交平面座標上で、信号ベクトルを用いて示したものであるが、この図に示すとおり、入力信号 $S(t)$ は、振幅が $V_{max}/2$ である2つの定包絡線信号 $S_a(t)$ 、 $S_b(t)$ のベクトル和で表される。

【0005】

再び図13を参照する。2つの増幅器12、13では、2つの定包絡線信号をそれぞれ増幅する。このとき、増幅器12、13の利得を $G$ とすると、増幅器12、13の出力信号は、それぞれ $G \times S_a(t)$ 、 $G \times S_b(t)$ となる。合成部14でこれらの出力信号 $G \times S_a(t)$ 、 $G \times S_b(t)$ を合成すると、出力信号 $G \times S(t)$ が得られる。

【0006】

これと同様の構成を有する増幅回路10aの例を図15に示す。定包絡線信号生成部11において、定包絡線信号IQ生成部15では、ベースバンド帯の入力信号 $S_i$ 、 $S_q$ から直交復調後に定包絡線信号 $S_a$ 、 $S_b$ となるベースバンド信号 $S_{ai}$ 、 $S_{aq}$ 、 $S_{bi}$ 、 $S_{bq}$ をディジタル信号処理により生成し、各ベースバンド信号をD/A変換器16a、16b、16c、16dによりアナログ信号に変換した後、2つの直交変調器を有する直交変調部17で直交変調して2つの定包絡線信号 $S_a(t)$ 、 $S_b(t)$ を得る。各信号を前記増幅器(ドライバンプ)18a、18bで増幅した後、増幅器12、13での最終増幅および合成部14での合成が行われ、この結果、出力信号が得られる。

【0007】

上記のような増幅回路10aでは、周波数が低いベースバンド信号を用いることでディジタル信号処理によって定包絡線信号生成を実現することができるが、2系統の増幅器の

利得や位相に誤差が発生した場合、増幅合成後の信号のベクトルが、意図する出力信号のベクトルと異なってしまう、つまり、これらの誤差は信号の歪み成分になる。また、増幅回路 10a においては、これらの誤差の要因を予測することが困難であるだけでなく、温度等の環境によっても特性が変動する。

#### 【0008】

従来の増幅回路としては、これを補償するために、例えば、定包絡線信号生成の際に入力信号と合成される補助波信号を入力信号から近似的に演算し、補助波信号を入力信号と合成することで2つの定包絡線信号を生成し、各定包絡線信号を2つの増幅器で増幅し、合成した後、出力信号または補助波成分を検出し、2系統の増幅器の利得や位相に関する特性の誤差を補正する手法が提案されている（例えば、特許文献1参照）。

【特許文献1】特許第2758682号公報

#### 【発明の開示】

#### 【発明が解決しようとする課題】

#### 【0009】

しかしながら、上記従来の増幅回路においては、信号を参照するために演算処理を行う必要があるが、その際に入力信号と同等の帯域成分の出力信号または補助波信号を解析記述する必要があり、特に、信号の帯域やダイナミックレンジが広くなると演算処理量が大きくなり、増幅回路の回路規模が増大してしまうという問題がある。

#### 【0010】

本発明は、かかる点に鑑みてなされたものであり、回路規模の増大を抑制しつつ、高い電力効率で歪みの少ない出力信号を得ることができる増幅回路を提供することを目的とする。

#### 【課題を解決するための手段】

#### 【0011】

本発明の増幅回路は、入力信号から生成される複数の定包絡線信号に複数のパイロット信号を加算する加算手段と、前記加算手段によって複数のパイロット信号を加算された前記複数の定包絡線信号を増幅する増幅手段と、前記増幅手段によって増幅された前記複数の定包絡線信号を合成する合成手段と、前記合成手段によって合成された前記複数の定包絡線信号からパイロット信号成分を検出する検出手段と、前記検出手段によって検出されたパイロット信号成分が所定条件を満たすように、前記加算手段によって複数のパイロット信号を加算された前記複数の定包絡線信号のいずれかにおける、利得および位相の少なくともいずれか一方を補正する補正手段と、を有する構成を採る。

#### 【0012】

この構成によれば、増幅され合成される複数の定包絡線信号に複数のパイロット信号を加算し、当該複数のパイロット信号を加算され増幅され合成された当該複数の定包絡線信号からパイロット信号成分を検出し、検出されたパイロット信号成分が所定条件を満たすように、当該複数のパイロット信号を加算された当該複数の定包絡線信号のいずれかにおける利得または位相を補正するため、例えば正弦波等の単純な信号をパイロット信号として用いた場合、パイロット信号を比較することで増幅回路の複数系統の利得誤差または位相誤差を算出し補正することができ、大規模な誤差補正用演算回路が不要となって増幅回路の回路規模を小さくできると共に、高い電力効率で歪みが少ない出力信号を得ることができる。

#### 【0013】

本発明の増幅回路は、上記構成において、前記補正手段は、前記加算手段によって複数のパイロット信号を加算された前記複数の定包絡線信号のいずれかの利得を調整する利得調整手段と、前記検出手段によって検出されたパイロット信号成分の利得が所定条件を満たすように、前記利得調整手段の利得調整量を制御する制御手段と、を有する構成を採る。

#### 【0014】

この構成によれば、複数のパイロット信号を加算された複数の定包絡線信号のいずれか

を振幅方向において調整し、その調整量を、検出されたパイロット信号成分の利得に基づいて制御するため、容易な構成で、増幅回路の複数系統の利得誤差を補正することができる。

【0015】

本発明の増幅回路は、上記構成において、前記補正手段は、前記加算手段によって複数のパイロット信号を加算された前記複数の定包絡線信号のいずれかの位相を調整する位相調整手段と、前記検出手段によって検出されたパイロット信号成分の位相が所定条件を満たすように、前記位相調整手段の位相調整量を制御する制御手段と、を有する構成を採る。

【0016】

この構成によれば、複数のパイロット信号を加算された複数の定包絡線信号のいずれかを位相方向において調整し、その調整量を、検出されたパイロット信号成分の位相に基づいて制御するため、容易な構成で、増幅回路の複数系統の位相誤差を補正することができる。

【0017】

本発明の増幅回路は、上記構成において、入力信号から生成される複数の定包絡線信号に加算する複数のパイロット信号を生成する生成手段を有し、前記生成手段によって生成された複数のパイロット信号は、前記検出手段によって検出されたパイロット信号成分が所定条件を満たす場合に、互いに打ち消し合う特性を有する構成を採る。

【0018】

この構成によれば、パイロット信号の輻射レベルを小さくすることができ、より高い電力効率で歪みが少ない出力信号を得ることができる。

【0019】

本発明の増幅回路は、上記構成において、前記加算手段によって複数のパイロット信号を加算された前記複数の定包絡線信号の各周波数特性が所定条件を満たすように、前記複数の定包絡線信号のいずれかの周波数特性を補正する周波数特性補正手段を有する構成を採る。

【0020】

この構成によれば、例えば正弦波等の単純な信号をパイロット信号として用いた場合、増幅回路の複数系統の周波数特性差を、パイロット信号を比較することにより算出し補正するため、より高い電力効率で歪みが少ない出力信号を得ることができる。

【0021】

本発明の無線基地局装置は、上記の増幅回路を有する構成を採る。

【0022】

この構成によれば、上記の増幅回路と同様の作用効果を、無線基地局装置において実現することができる。

【0023】

本発明の無線端末装置は、上記の増幅回路を有する構成を採る。

【0024】

この構成によれば、上記の増幅回路と同様の作用効果を、無線端末装置において実現することができる。

【0025】

本発明の増幅方法は、入力信号から生成される複数の定包絡線信号に複数のパイロット信号を加算する加算ステップと、前記加算ステップで複数のパイロット信号を加算された前記複数の定包絡線信号を増幅する増幅ステップと、前記増幅ステップで増幅した前記複数の定包絡線信号を合成する合成ステップと、前記合成ステップで合成した前記複数の定包絡線信号からパイロット信号成分を検出する検出ステップと、前記検出ステップで検出したパイロット信号成分が所定条件を満たすように、前記加算ステップで複数のパイロット信号を加算された前記複数の定包絡線信号のいずれかにおける、利得および位相の少なくともいずれか一方を補正する補正ステップと、を有するようにした。

## 【0026】

この方法によれば、増幅され合成される複数の定包絡線信号に複数のパイロット信号を加算し、当該複数のパイロット信号を加算され増幅され合成された当該複数の定包絡線信号からパイロット信号成分を検出し、検出されたパイロット信号成分が所定条件を満たすように、当該複数のパイロット信号を加算された当該複数の定包絡線信号のいずれかにおける利得または位相を補正するため、例えば正弦波等の単純な信号をパイロット信号として用いた場合、パイロット信号を比較することで増幅回路の複数系統の利得誤差または位相誤差を算出し補正することができ、大規模な誤差補正用演算回路が不要となって増幅回路の回路規模を小さくすることができると共に、高い電力効率で歪みが少ない出力信号を得ることができる。

## 【発明の効果】

## 【0027】

以上説明したように、本発明によれば、増幅回路の回路規模の増大を抑制しつつ、高い電力効率で歪みの少ない出力信号を得ることができる。

## 【発明を実施するための最良の形態】

## 【0028】

本発明の骨子は、増幅され合成される複数の定包絡線信号に複数のパイロット信号を加算し、当該複数のパイロット信号を加算され増幅され合成された当該複数の定包絡線信号からパイロット信号成分を検出し、検出されたパイロット信号成分が所定条件を満たすように、当該複数のパイロット信号を加算された当該複数の定包絡線信号のいずれかにおける、利得および位相の少なくともいずれか一方を補正することである。

## 【0029】

以下、本発明の実施の形態について、図面を用いて詳細に説明する。

## 【0030】

## (実施の形態1)

図1は、本発明の実施の形態1に係る増幅回路の構成を示すブロック図である。

## 【0031】

図1に示す増幅回路100は、定包絡線信号生成部101、パイロット信号生成部102、第1加算部103、第2加算部104、ベクトル調整部105、2つのD/A変換器106a、106b、2つのローパスフィルタ(LPF)107a、107b、2つのミキサ108a、108b、局部発振器109、2つのバンドパスフィルタ(BPF)110a、110b、第1増幅器111、第2増幅器112、合成器113、パイロット信号検出部114および制御部115を有する。

## 【0032】

また、パイロット信号検出部114は、周波数変換部116、LPF117、A/D変換器118を有する。また、ベクトル調整部105は、振幅調整部119および位相調整部120を有する。

## 【0033】

定包絡線信号生成部101は、ベースバンド帯の入力信号 $S_i$ 、 $S_q$ を用いて、ベクトル合成したときに入力信号 $S_i$ 、 $S_q$ を周波数 $\omega_a$ の搬送波周波数で直交変調した信号と等価になる2つの定包絡線信号、すなわち、第1定包絡線信号 $S_{\omega a 1}$ および第2定包絡線信号 $S_{\omega a 2}$ を生成し、第1加算部103および第2加算部104にそれぞれ出力する。

## 【0034】

パイロット信号生成部102は、周波数が入力信号 $S_i$ 、 $S_q$ の帯域外である2つのパイロット信号、すなわち、第1パイロット信号および第2パイロット信号を生成し、第1加算部103および第2加算部104にそれぞれ出力する。

## 【0035】

第1加算部103は、それぞれ入力された第1定包絡線信号 $S_{\omega a 1}$ および第1パイロット信号を加算する。また、第2加算部104は、それぞれ入力された第2定包絡線信号



S $\omega$ a<sub>2</sub> および第2パイロット信号を加算する。

【0036】

ベクトル調整部105は、例えば演算回路であり、第2加算部104の出力信号の利得および位相を、後述する制御部115の制御に基づいて変化させ、D/A変換器106bへ出力する。

【0037】

より具体的には、ベクトル調整部105において、振幅調整部119は、制御部115の制御に基づいて、第2加算部104の出力信号の利得（振幅方向）の調整を行い、位相調整部120は、制御部115の制御に基づいて、第2加算部104の出力信号の位相（位相方向）の調整を行う。

【0038】

ここで、定包絡線信号生成部101、パイロット信号生成部102、第1加算部103、第2加算部104およびベクトル調整部105は、例えばDSP (Digital Signal Processor)、CPU (Central Processing Unit) またはASIC (Application Specific Integrated Circuit) 等で構成されるデジタル信号処理回路であり、それぞれの動作はデジタル信号の演算により処理される。

【0039】

D/A変換器106aは、第1加算部103で第1パイロット信号が加算された第1定包絡線信号S $\omega$ a<sub>1</sub> をデジタルアナログ変換する。

【0040】

D/A変換器106bは、ベクトル調整部105からの出力信号である、第2パイロット信号が加算された第2定包絡線信号S $\omega$ a<sub>2</sub> をデジタルアナログ変換する。

【0041】

LPF107a、107bは、D/A変換器106a、106bからの各出力信号からサンプリング周波数および折り返し雑音成分を除去し、除去後の第1定包絡線信号S $\omega$ a<sub>1</sub> および第2定包絡線信号S $\omega$ a<sub>2</sub> をそれぞれミキサ108a、108bに出力する。

【0042】

ミキサ108a、108bは、例えば、周波数をアップコンバートするミキサ回路であり、LPF107a、107bからの各出力信号を局部発振器109からの局部発振信号と混合し、混合後の第1定包絡線信号S $\omega$ a<sub>1</sub> および第2定包絡線信号S $\omega$ a<sub>2</sub> をそれぞれ所定の出力信号用周波数に周波数変換（アップコンバート）する。

【0043】

局部発振器109は、例えば位相負帰還制御系（PLL）で制御される電圧制御発振器（VCO）を用いた周波数シンセサイザ等の発振回路であり、局部発振信号をミキサ108a、108bに出力する。

【0044】

BPF110a、110bは、例えば希望周波数帯の信号を通過させ不要周波数成分を抑圧するフィルタであり、ミキサ108a、108bでアップコンバートされた第1定包絡線信号S $\omega$ c<sub>1</sub> および第2定包絡線信号S $\omega$ c<sub>2</sub> にそれぞれ含まれる不要周波数成分、すなわち、ミキサ108a、108bで発生するイメージ成分や局部発振信号の漏洩成分を抑圧し、抑圧後の第1定包絡線信号S $\omega$ c<sub>1</sub> および第2定包絡線信号S $\omega$ c<sub>2</sub> をそれぞれ第1増幅器111および第2増幅器112に出力する。

【0045】

第1増幅器111は、BPF110aからの出力信号を増幅し、合成器113に出力する。第2増幅器112は、BPF110bからの出力信号を増幅し、合成器113に出力する。

【0046】

合成器113は、例えば分布定数回路を用いた4端子方向性結合器やウィルキンソン型合成器等で実現可能な合成手段であり、第1増幅器111および第2増幅器112で増幅された信号を合成して、増幅回路100の出力信号を得る。

## 【0047】

パイロット信号検出部114は、合成器113からの出力信号の一部からパイロット信号成分を抽出し、制御部115に出力する。パイロット信号成分には、第1パイロット信号に相当する成分および第2パイロット信号に相当する成分が含まれる。

## 【0048】

より具体的には、パイロット信号検出部114において、周波数変換部116は、合成器113から得られた信号に含まれるパイロット信号成分を低周波数帯に周波数変換し、LPF117に出力する。また、LPF117は、周波数変換部116で周波数変換された信号から出力信号成分を抑圧し、パイロット信号成分をA/D変換器118に出力する。また、A/D変換器118は、LPF117からのパイロット信号成分をアナログデジタル変換し、制御部115に出力する。

## 【0049】

制御部115は、例えばCPU、DSPおよびASIC等の演算回路やメモリ等で構成され、パイロット信号検出部114が出力するパイロット信号成分（つまり、第1パイロット信号成分および第2パイロット信号成分）に基づいて、ベクトル調整部105での利得および位相の調整を制御する。

## 【0050】

より具体的には、ベクトル調整部105での振幅方向および位相方向の調整量をそれぞれ $\gamma$ 、 $\beta$ とすると、制御部115は、振幅方向の調整量 $\gamma$ を、パイロット信号検出部114によって検出された第1パイロット信号成分および第2パイロット信号成分のうちの各振幅成分が互いに等しくなるような値に設定し、位相方向の調整量 $\beta$ を、パイロット信号検出部114によって検出された第1パイロット信号成分および第2パイロット信号成分のうちの各位相成分が互いに等しくなるような値に設定する。

## 【0051】

次いで、上記構成を有する増幅回路100の動作について説明する。

## 【0052】

まず、定包絡線信号生成部101で、ベースバンド帯の入力信号 $S_i$ 、 $S_q$ から、第1定包絡線信号 $S_{\omega a 1}(t)$ 、第2定包絡線信号 $S_{\omega a 2}(t)$ を生成する。

## 【0053】

そして、入力信号 $S_i$ 、 $S_q$ を角周波数 $\omega_a$ の搬送波周波数で直交変調した信号 $S_{\omega a}(t)$ が次の(式4)で表されるとき、第1定包絡線信号 $S_{\omega a 1}(t)$ および第2定包絡線信号 $S_{\omega a 2}(t)$ が(式5)および(式6)で表されるものとすれば、第1定包絡線信号 $S_{\omega a 1}(t)$ および第2定包絡線信号 $S_{\omega a 2}(t)$ は振幅方向が定数の定包絡線信号となる。

$$S_{\omega a}(t) = V(t) \times \cos \{ \omega_a t + \phi(t) \} \quad \cdots (式4)$$

ただし、 $V(t)$ の最大値を $V_{max}$ とする。

$$S_{\omega a 1}(t) = V_{max} / 2 \times \cos \{ \omega_a t + \psi(t) \} \quad \cdots (式5)$$

$$S_{\omega a 2}(t) = V_{max} / 2 \times \cos \{ \omega_a t + \theta(t) \} \quad \cdots (式6)$$

ただし、 $\psi(t) = \phi(t) + \alpha(t)$ 、 $\theta(t) = \phi(t) - \alpha(t)$ とする。

## 【0054】

ここで、パイロット信号生成部102で生成される第1および第2パイロット信号を、振幅が共に $P$ で、角周波数がそれぞれ $(\omega_a - \omega_{p1})$ 、 $(\omega_a - \omega_{p2})$ の正弦波信号、つまり $P_1(t) = P \times \cos \{ (\omega_a - \omega_{p1}) t \}$ 、 $P_2(t) = P \times \cos \{ (\omega_a - \omega_{p2}) t \}$ とする。この場合、第1加算部103および第2加算部104での出力信号 $S'_{\omega a 1}(t)$ 、 $S'_{\omega a 2}(t)$ はそれぞれ(式7)および(式8)で表される。

$$\begin{aligned} S'_{\omega a 1}(t) &= S_{\omega a 1}(t) + P_1(t) \\ &= V_{max} / 2 \times \cos \{ \omega_a t + \psi(t) \} + P \times \cos \{ (\omega_a - \omega_{p1}) t \} \quad \cdots (式7) \end{aligned}$$

$$S'_{\omega a 2}(t) = S_{\omega a 2}(t) + P_2(t)$$

$$= V_{\max} / 2 \times \cos \{ \omega_a t + \theta(t) \} + P \times \cos \{ (\omega_a - \omega_{p2}) t \} \quad \dots (式8)$$

## 【0055】

図2は、(式4)～(式8)によって表される演算動作を直交平面座標上で、信号ベクトルを用いて表したものである。図2に示されるとおり、振幅がそれぞれ $V_{\max}$ の第1定包絡線信号 $S_{\omega a1}(t)$ および第2定包絡線信号 $S_{\omega a2}(t)$ にそれぞれ $P_1(t)$ および $P_2(t)$ を加算したものが $S'_{\omega a1}(t)$ および $S'_{\omega a2}(t)$ で表される。これらを合成したものが、 $S'_{\omega a}(t)$ となる。

## 【0056】

そして、ベクトル調整部105で、第2加算部104の出力信号 $S'_{\omega a2}(t)$ を制御部115の制御に基づいて、例えば、振幅方向に $\gamma$ 倍、位相方向に移相量 $\beta$ 、それぞれ調整する。ベクトル調整部105の出力信号 $S_{outv}(t)$ は、次の(式9)で表すことができる。

$$S_{outv}(t) = \gamma \times [V_{\max} / 2 \times \cos \{ \omega_a t + \theta(t) + \beta \} + P \times \cos \{ \omega_a - \omega_{p2} \} t + \beta] \quad \dots (式9)$$

## 【0057】

そして、D/A変換器106aで、第1加算部103の出力信号 $S'_{\omega a1}(t)$ をアナログ信号に変換し、D/A変換器106bで、ベクトル調整部105の出力信号 $S_{outv}(t)$ をアナログ信号に変換する。

## 【0058】

そして、LPF107a、107bで、デジタルアナログ変換後の信号において、D/A変換器106a、106bから出力され得る折り返し雑音成分がそれぞれ抑圧される。

## 【0059】

そして、ミキサ108a、108bで、雑音成分抑圧後の信号の搬送波周波数を $\omega_c$ にそれぞれ周波数変換する。

## 【0060】

そして、BPF110a、110bで、周波数変換後の信号において、ミキサ108a、108bから発生し得るイメージ成分や局部発振信号の漏洩成分等の不要なスプリアス成分を抑圧する。

## 【0061】

そして、第1増幅器111で、BPF110aからの出力信号を増幅し、第2増幅器112で、BPF110bからの出力信号を増幅する。

## 【0062】

このとき、第1増幅器111および第2増幅器112では、 $\omega_c$ に周波数変換された定包絡線信号にパイロット信号が加算された信号を増幅する。したがって、第1増幅器111および第2増幅器112で増幅される信号は完全な定包絡線信号ではないが、パイロット信号の振幅を定包絡線信号に比べて十分小さいものにとすると、ここで増幅される信号の包絡線変動を極めて小さくすることができる。例えば、パイロット信号レベルを定包絡線信号より40dB小さいレベルとすれば、増幅される信号の包絡線変動は振幅の1%程度であるので、第1増幅器111および第2増幅器112を高い電力効率で使用することが可能である。

## 【0063】

そして、合成器113で、第1増幅器111および第2増幅器112からの出力信号を合成する。このようにして、増幅回路100の出力信号を得る。

## 【0064】

ここで、D/A変換器106aから第1増幅器111までの利得および移相量をそれぞれ $G_a$ 、 $H_a$ とし、D/A変換器106bから第2増幅器112までの利得および移相量をそれぞれ $G_b$ 、 $H_b$ とすると、第1増幅器111からの出力信号 $S_{outa1}$ および第2増幅器112からの出力信号 $S_{outa2}$ は、それぞれ(式10)および(式11)で

表される。

$$S_{out a1} = G_a \times [V_{max}/2 \times \cos \{ \omega_c t + \phi(t) + H_a \} + P \times \cos \{ (\omega_c - \omega_{p1}) t + H_a \} ] \quad \dots (式10)$$

$$S_{out a2} = G_b \times \gamma \times [V_{max}/2 \times \cos \{ \omega_c t + \theta(t) + \beta + H_b \} + P \times \cos \{ (\omega_c - \omega_{p2}) t + \beta + H_b \} ] \quad \dots (式11)$$

#### 【0065】

したがって、合成器113の出力信号 $S'(t)$ は、(式10)および(式11)で表される2つの信号を同相加算した信号であり、次の(式12)で表すことができる。

$$S'(t) = G_a \times [V_{max}/2 \times \cos \{ \omega_c t + \phi(t) + H_a \} + G_b \times \gamma \times [V_{max}/2 \times \cos \{ \omega_c t + \theta(t) + \beta + H_b \} + G_a \times P \times \cos \{ (\omega_c - \omega_{p1}) t + H_a \} + G_b \times \gamma \times P \times \cos \{ (\omega_c - \omega_{p2}) t + \beta + H_b \} ] \quad \dots (式12)$$

#### 【0066】

このとき、 $G_a = G_b \times \gamma$ かつ $H_a = H_b + \beta$ であれば、(式12)の右辺第1項および第2項は、合成すると(式1)となる定包絡線信号を表す(式2)および(式3)と相似であり、(式12)を次の(式13)に変換することができる。

$$S'(t) = G_a \times V(t) \times \cos \{ \omega_c t + \phi(t) + H_a \} + G_a \times P \times \cos \{ (\omega_c - \omega_{p1}) t + H_a \} + G_a \times P \times \cos \{ (\omega_c - \omega_{p2}) t + H_a \} \quad \dots (式13)$$

#### 【0067】

上記(式13)の右辺第1項は、入力信号を角周波数 $\omega_c$ の搬送波で直交変調し、利得 $G_a$ 倍、 $H_a$ 移相した信号、すなわち利得 $G_a$ で増幅した希望波信号成分となる。

#### 【0068】

すなわち、本実施の形態では、増幅回路100の出力信号の一部を取り出しパイロット信号検出部114に入力し、(式12)の右辺第3項および第4項で示されるパイロット信号成分をパイロット信号検出部114で検出し、 $G_a = G_b \times \gamma$ かつ $H_a = H_b + \beta$ となるように制御部115でベクトル調整部105の制御を行うようにしている。

#### 【0069】

そして、パイロット信号検出部114の周波数変換部116では、出力信号を低周波数帯に変換する。例えば、局部発振周波数を $\omega_c - 2 \times \omega_{p2} + \omega_{p1}$ とすれば、(式12)の右辺第3項の角周波数は $2 \times (\omega_{p2} - \omega_{p1})$ 、第4項の角周波数は $\omega_{p2} - \omega_{p1}$ 、第1項および第2項の角周波数は $2 \times \omega_{p2} - \omega_{p1}$ となる。これらの周波数変換された第1項および第2項の成分をLPF117で除去すれば、LPF117の出力信号(パイロット信号成分)は、 $G_a \times P \times \cos \{ (\omega_{p2} - \omega_{p1}) t + H_a \} + G_b \times \gamma \times P \times \cos \{ (\omega_{p2} - \omega_{p1}) t + \beta + H_b \}$ となる。

#### 【0070】

図3は、本実施の形態の増幅回路100における各部の出力信号のスペクトラムを示す図である。図3(a)は増幅回路100の出力信号、図3(b)は周波数変換部116の出力信号、図3(c)はLPF117の出力信号の各スペクトラムを示している。周波数変換されたパイロット信号成分が、LPF117により容易に分離して取り出すことができることが分かる。

#### 【0071】

そして、A/D変換器118では、分離して得られたパイロット信号成分をデジタル信号に変換し、制御部115に出力する。

#### 【0072】

そして、制御部115では、デジタル信号に変換されたパイロット信号成分 $G_a \times P \times \cos \{ (\omega_{p2} - \omega_{p1}) t + H_a \} + G_b \times \gamma \times P \times \cos \{ (\omega_{p2} - \omega_{p1}) t + \beta + H_b \}$ における振幅成分 $G_a \times P$ および $G_b \times \gamma \times P$ ならびに位相成分 $H_a$ および $\beta + H_b$ が、それぞれ等しくなるように、ベクトル調整部105による利得 $\gamma$ および移相量 $\beta$ の調整を制御する。

## 【0073】

つまり、この動作によって(式13)で表した信号を増幅回路100の出力信号として得ることができる。

## 【0074】

このとき、例えば $V(t) \times \cos \{ \omega_c t + \phi(t) \}$ の帯域幅が数MHz以上の広帯域の場合であっても、 $\omega_{p2} - \omega_{p1} = 2\pi \times 5 \text{ kHz}$ とすれば、 $2 \times (\omega_{p2} - \omega_{p1}) = 2\pi \times 10 \text{ kHz}$ であり、A/D変換器118のサンプリング周波数を80kHzとすれば、8倍オーバーサンプリング以上のパイロット信号成分のサンプリングが可能であり、制御部115においても、信号の帯域幅に比べて十分低い周波数で、振幅成分および位相成分を調整するための演算処理が可能となる。

## 【0075】

このように、本実施の形態によれば、LINC方式の増幅回路100の2系統の利得誤差および位相誤差を、正弦波等の単純な信号であるパイロット信号を制御部115で比較することにより算出し、算出された利得誤差および位相誤差に基づいて振幅成分および位相成分の調整(補正)をベクトル調整部105で行うため、大規模な補正用演算回路が不要となって増幅回路100の回路規模を小さくできると共に、高い電力効率で歪みが少ない出力信号 $S'(t)$ を得ることができる。

## 【0076】

なお、上記の説明では、合成器113は理想的な同相合成手段と仮定しているが、本実施の形態によれば、合成器113での合成時に利得差や位相差があった場合においても、その差を補正することができる。

## 【0077】

また、上記の説明では、ベクトル調整部105にて利得および位相を補正するようにしているが、アナログ回路を用いた可変利得増幅器や可変移相器等を用いても上記と同様の作用効果を得ることができる。例えば、可変利得手段として、第1増幅器111および第2増幅器112のバイアスを制御する構成を採れば、さらに電力効率を向上させることができる。

## 【0078】

また、上記の説明では、位相調整部120を可変移相手段として用いているが、位相誤差の原因が主に遅延量の差異によるものである場合は、可変遅延手段を用いても上記と同様の作用効果を得ることができる。

## 【0079】

また、上記の説明では、同相合成の合成器113を用いているが、その位相特性を限定するものではない。例えば、上記の合成器113の代わりに、位相を90度シフトして合成する方向性結合器を用いた場合であっても、その位相シフト量を考慮して定包絡線信号を生成すれば、上記と同様の作用効果を得ることができる。

## 【0080】

(実施の形態2)

図4は、本発明の実施の形態2に係る増幅回路の構成を示すブロック図である。なお、本実施の形態の増幅回路は、実施の形態1で説明した増幅回路100と同様の基本的構成を有しており、同一の構成要素には同一の参照符号を付し、その詳細な説明を省略する。

## 【0081】

図4に示す増幅回路200は、図1に示す増幅回路100におけるパイロット信号生成部102の代わりにパイロット信号生成部201を有する。

## 【0082】

本実施の形態の特徴は、第1加算部103および第2加算部104からそれぞれ信号が出力されてから合成器113で信号が合成されるまでの利得および位相に差異が発生しなかった場合にパイロット信号成分が合成後に互いに打ち消しあうような2つのパイロット信号を生成するようにしたものである。

## 【0083】

以下、上記構成を有する増幅回路200の動作について説明する。なお、実施の形態1で説明したものと同様の動作については、その詳細な説明を省略する。

#### 【0084】

パイロット信号生成部201で生成される第1および第2パイロット信号を、振幅が共にPで、角周波数が共に $(\omega_a - \omega_{p1})$ の正弦波信号で、位相が互いに180度異なる信号、つまり $P_1(t) = P \times \cos\{(\omega_a - \omega_{p1})t\}$ 、 $P_2(t) = P \times \cos\{(\omega_a - \omega_{p1})t + \pi\}$ とする。この場合、第1加算部103および第2加算部104での出力信号 $S'_{\omega a1}(t)$ 、 $S'_{\omega a2}(t)$ はそれぞれ(式14)および(式15)で表される。

$$\begin{aligned} S'_{\omega a1}(t) &= S_{\omega a1}(t) + P_1(t) \\ &= V_{\max}/2 \times \cos\{\omega_a t + \phi(t)\} + P \times \cos\{(\omega_a - \omega_{p1})t\} \quad \cdots (式14) \end{aligned}$$

$$\begin{aligned} S'_{\omega a2}(t) &= S_{\omega a2}(t) + P_2(t) \\ &= V_{\max}/2 \times \cos\{\omega_a t + \theta(t)\} + P \times \cos\{(\omega_a - \omega_{p1})t + \pi\} \quad \cdots (式15) \end{aligned}$$

#### 【0085】

図5は、実施の形態1にて説明した(式4)～(式6)および上記の(式14)～(式15)によって表される演算動作を直交平面座標上で、信号ベクトルを用いて表したものである。図5に示されるとおり、振幅がそれぞれ $V_{\max}$ の第1定包絡線信号 $S_{\omega a1}(t)$ および第2定包絡線信号 $S_{\omega a2}(t)$ にそれぞれ $P_1(t)$ および $P_2(t)$ を加算したものが $S'_{\omega a1}(t)$ および $S'_{\omega a2}(t)$ で表される。これらを合成したものが、 $S'_{\omega a}(t)$ となる。

#### 【0086】

また、 $P_1(t)$ および $P_2(t)$ は振幅が同じで位相が互いに180度異なるため、同相合成した場合は打ち消され、 $S_{\omega a}(t)$ および $S'_{\omega a}(t)$ は同じベクトル座標を示していることが分かる。

#### 【0087】

ベクトル調整部105では、第2加算部104の出力信号 $S'_{\omega a2}(t)$ を制御部115の制御に基づいて、例えば、振幅方向に $\gamma$ 倍、位相方向に移相量 $\beta$ 、それぞれ調整する。ベクトル調整部105の出力信号 $S_{outv}(t)$ は、次の(式16)で表すことができる。

$$\begin{aligned} S_{outv}(t) &= \gamma \times [V_{\max}/2 \times \cos\{\omega_a t + \theta(t) + \beta\} \\ &\quad + P \times \cos\{(\omega_a - \omega_{p1})t + \pi + \beta\}] \quad \cdots (式16) \end{aligned}$$

#### 【0088】

また、D/A変換器106aから第1増幅器111までの利得および移相量をそれぞれ $G_a$ 、 $H_a$ とし、D/A変換器106bから第2増幅器112までの利得および移相量をそれぞれ $G_b$ 、 $H_b$ とすると、第1増幅器111からの出力信号 $S_{outa1}$ および第2増幅器112からの出力信号 $S_{outa2}$ は、それぞれ(式17)および(式18)で表される。

$$\begin{aligned} S_{outa1} &= G_a \times [V_{\max}/2 \times \cos\{\omega_c t + \phi(t) + H_a\} \\ &\quad + P \times \cos\{(\omega_c - \omega_{p1})t + H_a\}] \quad \cdots (式17) \end{aligned}$$

$$\begin{aligned} S_{outa2} &= G_b \times \gamma \times [V_{\max}/2 \times \cos\{\omega_c t + \theta(t) + \beta + H_b\} \\ &\quad + P \times \cos\{(\omega_c - \omega_{p1})t + \pi + \beta + H_b\}] \quad \cdots (式18) \end{aligned}$$

#### 【0089】

したがって、合成器113の出力信号 $S'(t)$ は、(式17)および(式18)で表される2つの信号を同相加算した信号であり、次の(式19)で表すことができる。

$$\begin{aligned} S'(t) &= G_a \times [V_{\max}/2 \times \cos\{\omega_c t + \phi(t) + H_a\} \\ &\quad + G_b \times \gamma \times [V_{\max}/2 \times \cos\{\omega_c t + \theta(t) + \beta + H_b\} \\ &\quad + G_a \times P \times \cos\{(\omega_c - \omega_{p1})t + H_a\} \\ &\quad + G_b \times \gamma \times P \times \cos\{(\omega_c - \omega_{p1})t + \pi + \beta + H_b\}] \end{aligned}$$

… (式 19)

## 【0090】

このとき、 $G_a = G_b \times \gamma$  かつ  $H_a = H_b + \beta$  であれば、(式 19) の右辺第 1 項および第 2 項は、合成すると (式 1) となる定包絡線信号を表す (式 2) および (式 3) と相似であり、右辺第 3 項および第 4 項は振幅が等しく位相が互いに 180 度異なる正弦波信号となるので、(式 19) を次の (式 20) に変換することができる。

$$S'(t) = G_a \times V(t) \times \cos \{ \omega_c t + \phi(t) + H_a \} \quad \dots (式 20)$$

## 【0091】

すなわち、本実施の形態では、増幅回路 200 の出力信号の一部を取り出しパイロット信号検出部 114 に入力し、(式 19) の右辺第 3 項および第 4 項で示されるパイロット信号成分をパイロット信号検出部 114 で検出し、 $G_a = G_b \times \gamma$  かつ  $H_a = H_b + \beta$  となるように制御部 115 でベクトル調整部 105 の制御を行うようにしている。

## 【0092】

図 6 は、本実施の形態の増幅回路 200 の出力信号のスペクトラムを示す図である。(式 19) の右辺第 3 項および第 4 項は同一周波数であるため、 $G_a = G_b \times \gamma$  および  $H_a = H_b + \beta$  の条件にないときは  $\omega_c - \omega_{p1}$  にパイロット信号成分のスペクトラムが発生する。

## 【0093】

パイロット信号検出部 114 の周波数変換部 116 では、出力信号を低周波数帯に変換する。例えば、局部発振周波数を  $\omega_c - \omega_{p2} - 2\pi \times 10 \text{ kHz}$  とすれば、(式 19) の右辺第 3 項および第 4 項の角周波数は  $2 \times 10 \text{ kHz}$  となり、第 1 項および第 2 項の角周波数は  $\omega_{p1} + 2\pi \times 10 \text{ kHz}$  となる。これらの周波数変換された第 1 項および第 2 項の成分を LPF 117 で除去すれば、LPF 117 の出力信号 (パイロット信号成分) は、 $G_a \times P \times \cos \{ (2\pi \times 10 \text{ kHz}) t + H_a \} + G_b \times \gamma \times P \times \cos \{ (2\pi \times 10 \text{ kHz}) t + \pi + \beta + H_b \}$  となる。

## 【0094】

そして、A/D 変換器 118 では、分離して得られたパイロット信号成分をデジタル信号に変換し、制御部 115 に出力する。

## 【0095】

そして、制御部 115 では、デジタル信号に変換されたパイロット信号成分  $G_a \times P \times \cos \{ (2\pi \times 10 \text{ kHz}) t + H_a \} + G_b \times \gamma \times P \times \cos \{ (2\pi \times 10 \text{ kHz}) t + \pi + \beta + H_b \}$  における振幅成分  $G_a \times P$  および  $G_b \times \gamma \times P$  ならびに位相成分  $H_a$  および  $\beta + H_b$  が、それぞれ等しくなるように、つまりパイロット信号成分が同振幅逆位相となりキャンセルされるように、ベクトル調整部 105 による利得  $\gamma$  および移相量  $\beta$  の調整を制御する。

## 【0096】

つまり、この動作によって (式 20) で表した信号、つまりパイロット信号成分がキャンセルされた信号を増幅回路 200 の出力信号として得ることができる。

## 【0097】

このように、本実施の形態によれば、LINC 方式の増幅回路 200 の 2 系統の利得誤差および位相誤差を、正弦波等の単純な信号であるパイロット信号を制御部 115 で比較することにより算出し、算出された利得誤差および位相誤差に基づいて振幅成分および位相成分の調整 (補正) をベクトル調整部 105 で行うため、大規模な補正用演算回路が不要となって増幅回路 200 の回路規模を小さくすることができ、また、パイロット信号の輻射レベルを小さくすることができ、より高い電力効率で歪みが少ない出力信号  $S'(t)$  を得ることができる。

## 【0098】

なお、上記の説明では、周波数  $10 \text{ kHz}$  に変換されたパイロット信号成分を制御部 115 に出力するような構成となっているが、このような構成に限定されない。例えば、パイロット信号検出部 114 に検波手段を設け、パイロット信号成分の検波によって得られ

る検波電圧を制御部 115 に出力し、その検波電圧が最少となるようにベクトル調整部 105 による利得  $\gamma$  および移相量  $\beta$  の調整を制御するようにしても、上記と同様にパイロット信号成分を最少にすることができ、上記と同様の作用効果を得ることができる。

#### 【0099】

(実施の形態 3)

図 7 は、本発明の実施の形態 3 に係る増幅回路の構成を示すブロック図である。なお、本実施の形態の増幅回路は、実施の形態 1 で説明した増幅回路 100 と同様の基本的構成を有しており、同一の構成要素には同一の参照符号を付し、その詳細な説明を省略する。

#### 【0100】

図 7 に示す増幅回路 300 は、図 1 に示す増幅回路 100 に周波数特性補正部 301 を加え、さらに、増幅回路 100 におけるパイロット信号検出部 114、制御部 115 およびパイロット信号生成部 102 の代わりに、パイロット信号検出部 302、制御部 303 およびパイロット信号生成部 304 を有する構成を採る。また、パイロット信号検出部 302 は、実施の形態 1 で説明したパイロット信号検出部 114 に周波数変換部 305、LPF 306 および A/D 変換器 307 を加えた構成を採る。

#### 【0101】

パイロット信号生成部 304 は、周波数が入力信号の下側の帯域外周波数にある 2 つのパイロット信号（第 1 パイロット信号および第 2 パイロット信号）と、周波数が入力信号の上側の帯域外周波数にある 2 つのパイロット信号（第 3 パイロット信号および第 4 パイロット信号）とを生成する。また、パイロット信号生成部 304 は、第 1 パイロット信号および第 3 パイロット信号を第 1 加算部 103 に、第 2 パイロット信号および第 4 パイロット信号を第 2 加算部 104 に、それぞれ出力する。

#### 【0102】

第 1 加算部 103 および第 2 加算部 104 は、それぞれ入力された定包絡線信号およびパイロット信号を加算する。

#### 【0103】

周波数特性補正部 301 は、例えば演算回路であり、第 1 加算部 103 の出力信号の利得および位相の周波数特性を、制御部 303 の制御に基づいて変化させて D/A 変換器 106a に出力する。この周波数特性補正部 301 は、例えば DSP、CPU または ASIC 等で構成されるデジタル信号処理回路であり、周波数特性の補正はデジタル信号の演算により処理される。また、周波数特性補正部 301 は、例えば、デジタル信号処理によるデジタルフィルタの係数を変更することによって、利得および位相の周波数特性を変化させる。

#### 【0104】

パイロット信号検出部 302 は、合成器 113 が出力する出力信号の一部から、パイロット信号成分を抽出して制御部 303 に出力する。

#### 【0105】

より具体的には、パイロット信号検出部 302 において、周波数変換部 116 は、入力された信号に含まれる下側の帯域外周波数にあるパイロット信号成分を低周波数帯に周波数変換し、LPF 117 に出力する。また、LPF 117 は、周波数変換部 116 で周波数変換された信号から出力信号成分を抑圧し、下側の帯域外周波数にあるパイロット信号成分を A/D 変換器 118 に出力する。また、A/D 変換器 118 は、LPF 117 からのパイロット信号成分をアナログデジタル変換し、制御部 303 に出力する。

#### 【0106】

また、パイロット信号検出部 302 において、周波数変換部 305 は、入力された信号に含まれる上側の帯域外周波数にあるパイロット信号成分を低周波数帯に周波数変換し、LPF 306 に出力する。また、LPF 306 は、周波数変換部 305 で周波数変換された信号から出力信号成分を抑圧し、上側の帯域外周波数にあるパイロット信号成分を A/D 変換器 307 に出力する。また、A/D 変換器 307 は、LPF 306 からのパイロット信号成分をアナログデジタル変換し、制御部 303 に出力する。



## 【0107】

制御部303は、パイロット信号検出部302が出力する第1～第4のパイロット信号成分に基づいて、ベクトル調整部105での利得および位相の調整ならびに周波数特性補正部301での周波数特性の補正を制御する。

## 【0108】

より具体的には、ベクトル調整部105での振幅方向および位相方向の調整量をそれぞれ $\gamma$ 、 $\beta$ とすると、制御部303は、振幅方向の調整量 $\gamma$ を、パイロット信号検出部302によって検出された第1パイロット信号成分および第2パイロット信号成分のうちの各振幅成分が互いに等しくなるような値に設定し、位相方向の調整量 $\beta$ を、パイロット信号検出部302によって検出された第1パイロット信号成分および第2パイロット信号成分のうちの各位相成分が互いに等しくなるような値に設定する。

## 【0109】

また、制御部303は、第1加算部103から第1増幅器111までと第2加算部104から第2増幅器112までとの周波数特性に差異がある場合に、パイロット信号検出部302によって検出された上側の帯域外周波数にある第3パイロット信号成分および第4パイロット信号成分のレベルが最少となるように、例えば周波数特性補正部301におけるデジタルフィルタの係数を決定し、周波数特性補正部301に通知する。

## 【0110】

以下、本実施の形態における、利得および位相の周波数特性の補正について、図8から図11を用いて説明する。

## 【0111】

図8は、増幅器やミキサ等の一般的な高周波回路の利得周波数特性の例を示す図である。図8に示すように、高周波回路は周波数によって利得が異なる場合があり、その周波数特性にもバラツキがある。このため、片側の周波数帯域外のパイロット信号だけを用いて利得および位相を補正しても、希望波信号の上側の周波数帯域ではそれらの誤差が大きくなり出力信号に歪みが発生し得ることが考えられる。

## 【0112】

図9は、遅延量が異なる2つの経路の位相周波数特性（実線と破線で表す）の例を示す図である。電気回路をプリント基板上で実現する場合に、伝送線路の長さの誤差によって複数の経路間で遅延量に差異が生じることがある。この場合、図9で示すように、位相の差が周波数によって異なることがある。このため、片側の周波数帯域外のパイロット信号だけを用いて位相を補正しても、希望波信号の上側の周波数帯域ではその誤差が大きくなり出力信号に歪みが発生し得ることが考えられる。

## 【0113】

そこで、本実施の形態の増幅回路300では、希望波信号の下側および上側の帯域外の周波数成分のパイロット信号を用いて、周波数特性を補正する。

## 【0114】

例えば、下側の帯域外周波数にある第1パイロット信号 $P_1(t)$ および第2パイロット信号 $P_2(t)$ を、振幅が共に $P$ で、角周波数が共に $(\omega_a - \omega_{p1})$ の正弦波信号で、位相が互いに180度異なる信号、つまり $P_1(t) = P \times \cos \{ (\omega_a - \omega_{p1}) t \}$ 、 $P_2(t) = P \times \cos \{ (\omega_a - \omega_{p1}) t + \pi \}$ とする。また、上側の帯域外周波数にある第3パイロット信号 $P_3(t)$ および第4パイロット信号 $P_4(t)$ を、振幅が共に $P$ で、角周波数が共に $(\omega_a + \omega_{p1})$ の正弦波信号で、位相が互いに180度異なる信号、つまり $P_3(t) = P \times \cos \{ (\omega_a + \omega_{p1}) t \}$ 、 $P_4(t) = P \times \cos \{ (\omega_a + \omega_{p1}) t + \pi \}$ とする。このときの増幅回路300の出力信号のスペクトラムを図10に示す。

## 【0115】

出力信号に含まれる下側の帯域外周波数にある第1パイロット信号 $P_1(t)$ および第2パイロット信号 $P_2(t)$ の成分については、当該成分がキャンセルされるように、制御部303によって、ベクトル調整部105での利得および位相の調整が調整される。こ

の動作は、実施の形態 2 で説明した動作と同様である。

#### 【0116】

一方、出力信号に含まれる上側の帯域外周波数にある第 3 パイロット信号  $P_3(t)$  および第 4 パイロット信号  $P_4(t)$  の成分については、下記の動作が行われる。

#### 【0117】

まず、周波数変換部 305 で、第 3 パイロット信号  $P_3(t)$  および第 4 パイロット信号  $P_4(t)$  の成分を低周波数帯に周波数変換する。例えば、局部発振周波数を  $\omega_c + \omega_{p1} + 2\pi \times 10 \text{ kHz}$  とすれば、第 3 パイロット信号成分および第 4 パイロット信号成分の角周波数は  $2\pi \times 10 \text{ kHz}$ 、すなわち第 1 パイロット信号成分および第 2 パイロット信号成分と同じ周波数に変換される。このため、LPF 306 および A/D 変換器 307 が、LPF 117 および A/D 変換器 118 と同様の動作を行うことにより、上側の帯域外周波数のパイロット信号成分を制御部 303 に出力することができる。

#### 【0118】

第 1 加算部 103 から第 1 増幅器 111 までと第 2 加算部 104 から第 2 増幅器 112 までとの周波数特性に差異がなければ、上側の帯域外周波数のパイロット信号成分も下側の帯域外周波数のパイロット信号成分と同様にキャンセルされる。一方、周波数特性に差異がある場合は、上側の帯域外周波数のパイロット信号成分がキャンセルされずに検出される。この検出された上側の帯域外周波数のパイロット信号成分のレベルが最少となるように、制御部 303 は、周波数特性補正部 301 を制御する。図 11 に周波数特性補正部 301 の利得特性の例を示す。周波数特性補正部 301 は、例えば、デジタル信号処理によるデジタルフィルタの係数を変更する等によって、利得の周波数特性を利得周波数特性 #1 から利得周波数特性 #2 まで変化させることが可能である。

#### 【0119】

つまり、2つの増幅系統の利得および位相の差異を下側の帯域外周波数のパイロット信号成分を検出することによって、ベクトル調整部 105 での利得および位相の調整（補正）を制御し、利得の周波数特性の差異を上側の帯域外周波数のパイロット信号成分を検出することによって、周波数特性補正部 301 での周波数特性の補正を制御する。

#### 【0120】

なお、図 11 では、利得の周波数特性の補正について説明したが、同様の動作で位相の周波数特性の補正を行うことができる。

#### 【0121】

また、位相の周波数特性を補正する手段として可変遅延回路を用いても良い。

#### 【0122】

このように、本実施の形態によれば、LIN C 方式の増幅回路 300 の 2 系統の周波数特性差を、正弦波等の単純な信号であるパイロット信号を制御部 303 で比較することにより算出し、算出された周波数特性差に基づいて周波数特性の補正を周波数特性補正部 301 で行うため、より高い電力効率で歪みが少ない出力信号を得ることができる。

#### 【0123】

(実施の形態 4)

図 12 は、本発明の実施の形態 4 に係る無線送受信装置の構成を示すブロック図である。図 12 に示す無線送受信装置 400 は、実施の形態 1 で説明した増幅回路 100 と、無線信号を送信および受信するアンテナ 401 と、アンテナ 401 を送信と受信とで共用し、増幅回路 100 の出力信号をアンテナ 401 に出力し、アンテナ 401 で受信した信号を無線受信部 403 に出力するアンテナ共用器 402 と、アンテナ共用器 402 の出力信号から希望の受信信号を取り出す回路であって、例えば低雑音増幅器、周波数変換するミキサ、フィルタ、可変利得増幅器および A/D 変換器等で構成される無線受信部 403 と、音声、映像およびデータ等の信号を無線で送信するための信号に変調し、無線で受信した信号から音声、映像およびデータ等の信号に復調する変復調部 404 とを有する。

#### 【0124】

なお、無線送受信装置 400 は、増幅回路 100 を有する代わりに、実施の形態 2 およ

び実施の形態3でそれぞれ説明した増幅回路200および増幅回路300のいずれか一方を有する構成を採っても良い。

【0125】

本実施の形態に係る無線送受信装置400は、送信する信号の増幅を上記のいずれかの実施の形態で説明した増幅回路を使用するため、装置規模を小さくすることができると共に、低い製造コストで、送信信号に含まれる歪み成分を小さくすることができる。

【0126】

また、無線送受信装置400は、増幅回路100に備えられた局部発振器109が出力する局部発振信号を無線受信部403のミキサで共用するだけでなく、増幅回路100に備えられた制御部115を無線受信部403における制御（例えば、自動利得制御等）に共用するような構成を採る。このため、無線送受信装置400の装置規模を一層小型化することができる。

【0127】

このように、本実施の形態によれば、実施の形態1から実施の形態3のいずれかに記載の作用効果と同様の作用効果を、無線送受信装置400において実現することができると共に、無線送受信装置400の装置規模を一層小型化することができ、低い製造コストで、送信信号に含まれる歪み成分を通信の障害にならないレベルに抑えることができ、受信機にて誤りのないデータを受信することができる。

【0128】

なお、本実施の形態で説明した無線送受信装置400は、無線通信用および放送用のネットワークにて使用される無線基地局装置や通信端末装置に適用することが可能である。

【産業上の利用可能性】

【0129】

本発明の増幅回路は、増幅回路の回路規模の増大を抑制しつつ高い電力効率で歪みの少ない出力信号が得られる効果を有し、例えば無線通信や放送に用いる送信装置において送信信号を増幅する終段の増幅回路として有用である。

【図面の簡単な説明】

【0130】

【図1】本発明の実施の形態1に係る増幅回路の構成を示すブロック図

【図2】本発明の実施の形態1における演算動作を直交平面座標上で示した図

【図3】本発明の実施の形態1に係る増幅回路における各部の出力信号のスペクトラムを示す図

【図4】本発明の実施の形態2に係る増幅回路の構成を示すブロック図

【図5】本発明の実施の形態2における演算動作を直交平面座標上で示した図

【図6】本発明の実施の形態2に係る増幅回路の出力信号のスペクトラムを示す図

【図7】本発明の実施の形態3に係る増幅回路の構成を示すブロック図

【図8】一般的な高周波回路の利得周波数特性の例を示す図

【図9】遅延量が異なる2つの経路の位相周波数特性の例を示す図

【図10】本発明の実施の形態3に係る増幅回路の出力信号のスペクトラムを示す図

【図11】本発明の実施の形態3における周波数特性補正部の利得特性の例を示す図

【図12】本発明の実施の形態4に係る無線送受信装置の構成を示すブロック図

【図13】従来の増幅回路の構成の一般例を示す図

【図14】従来の増幅回路における演算動作を直交平面上で示した図

【図15】従来の増幅回路の構成の他の例を示す図

【符号の説明】

【0131】


100、200、300 増幅回路

101 定包絡線信号生成部

102、201、304 パイロット信号生成部

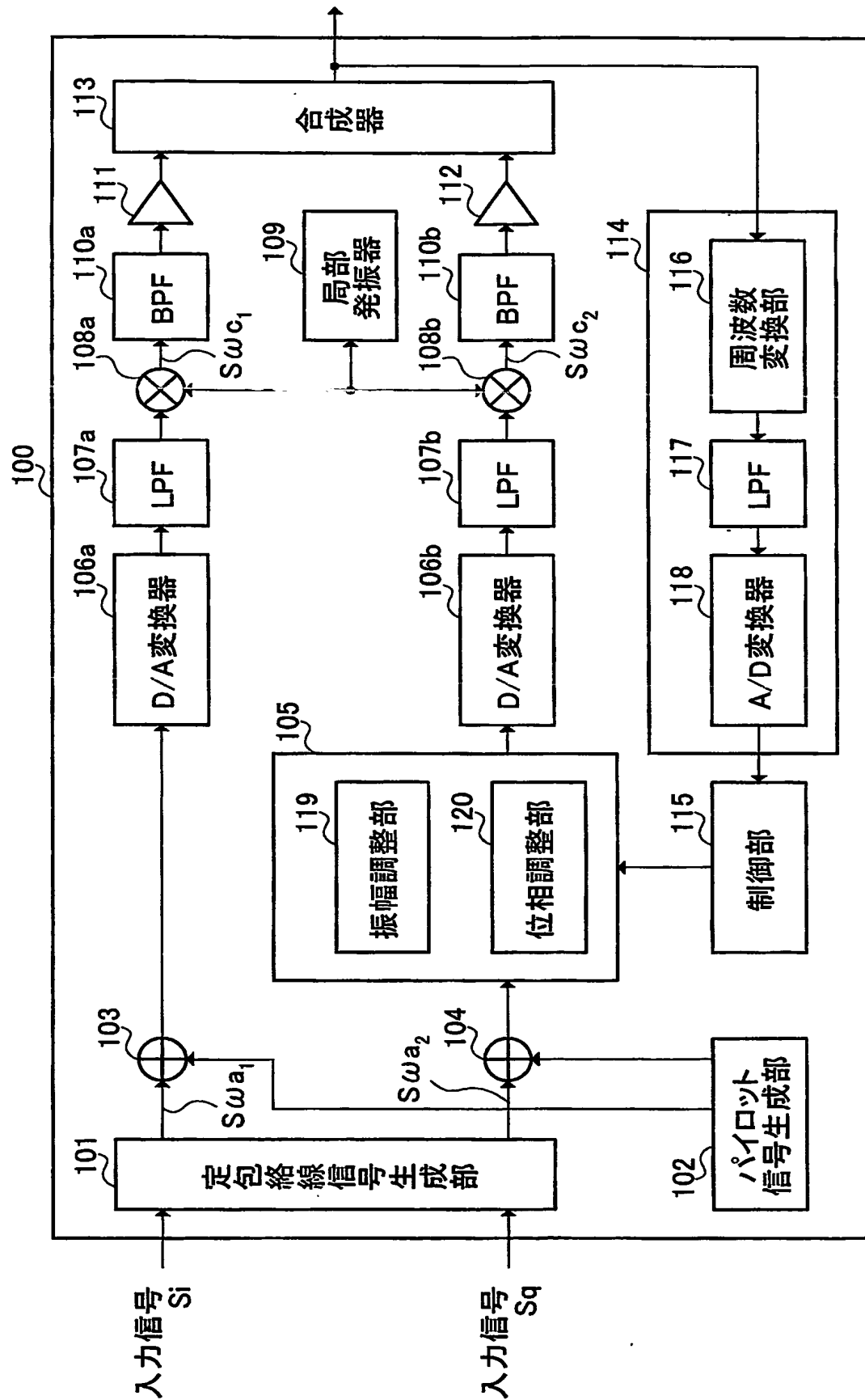
103 第1加算部

1 0 4 第 2 加算部  
 1 0 5 ベクトル調整部  
 1 0 6 a、1 0 6 b D/A 変換器  
 1 0 7 a、1 0 7 b、1 1 7、3 0 6 L P F  
 1 0 8 a、1 0 8 b ミキサ  
 1 0 9 局部発振器  
 1 1 0 a、1 1 0 b B P F  
 1 1 1 第 1 増幅器  
 1 1 2 第 2 増幅器  
 1 1 3 合成器  
 1 1 4、3 0 2 パイロット信号検出部  
 1 1 5、3 0 3 制御部  
 1 1 6、3 0 5 周波数変換部  
 1 1 8、3 0 7 A/D 変換器  
 1 1 9 振幅調整部  
 1 2 0 位相調整部  
 3 0 1 周波数特性補正部  
 4 0 0 無線送受信装置  
 4 0 1 アンテナ  
 4 0 2 アンテナ共用器  
 4 0 3 無線受信部  
 4 0 4 変復調部

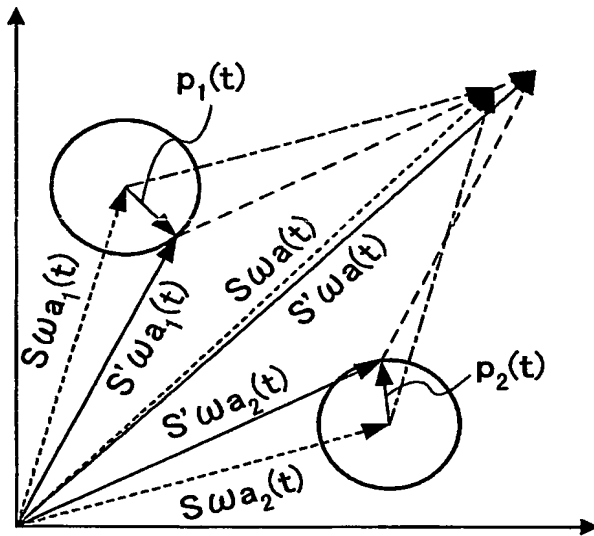


【書類名】 図面

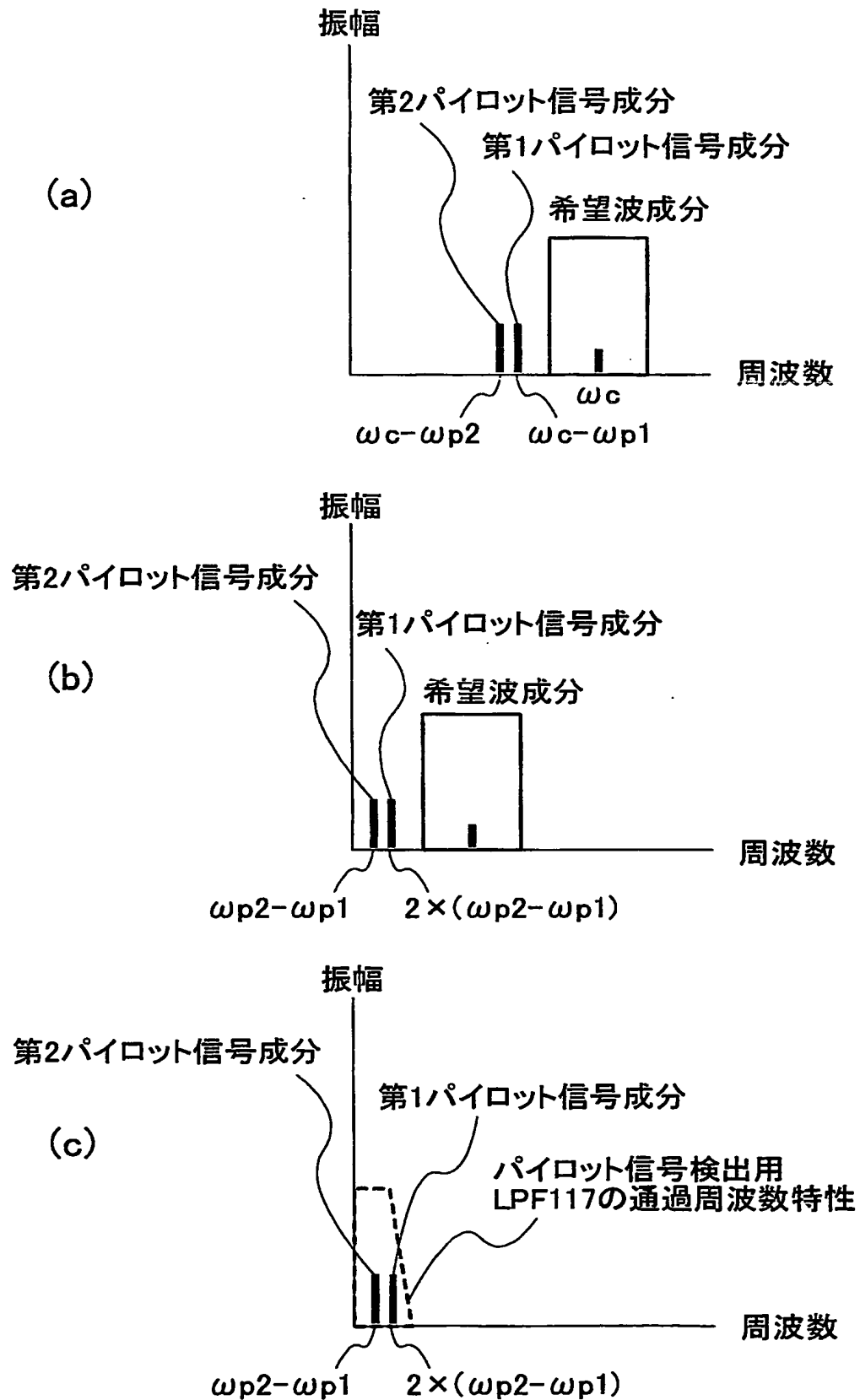
【図 1】



【図 2】

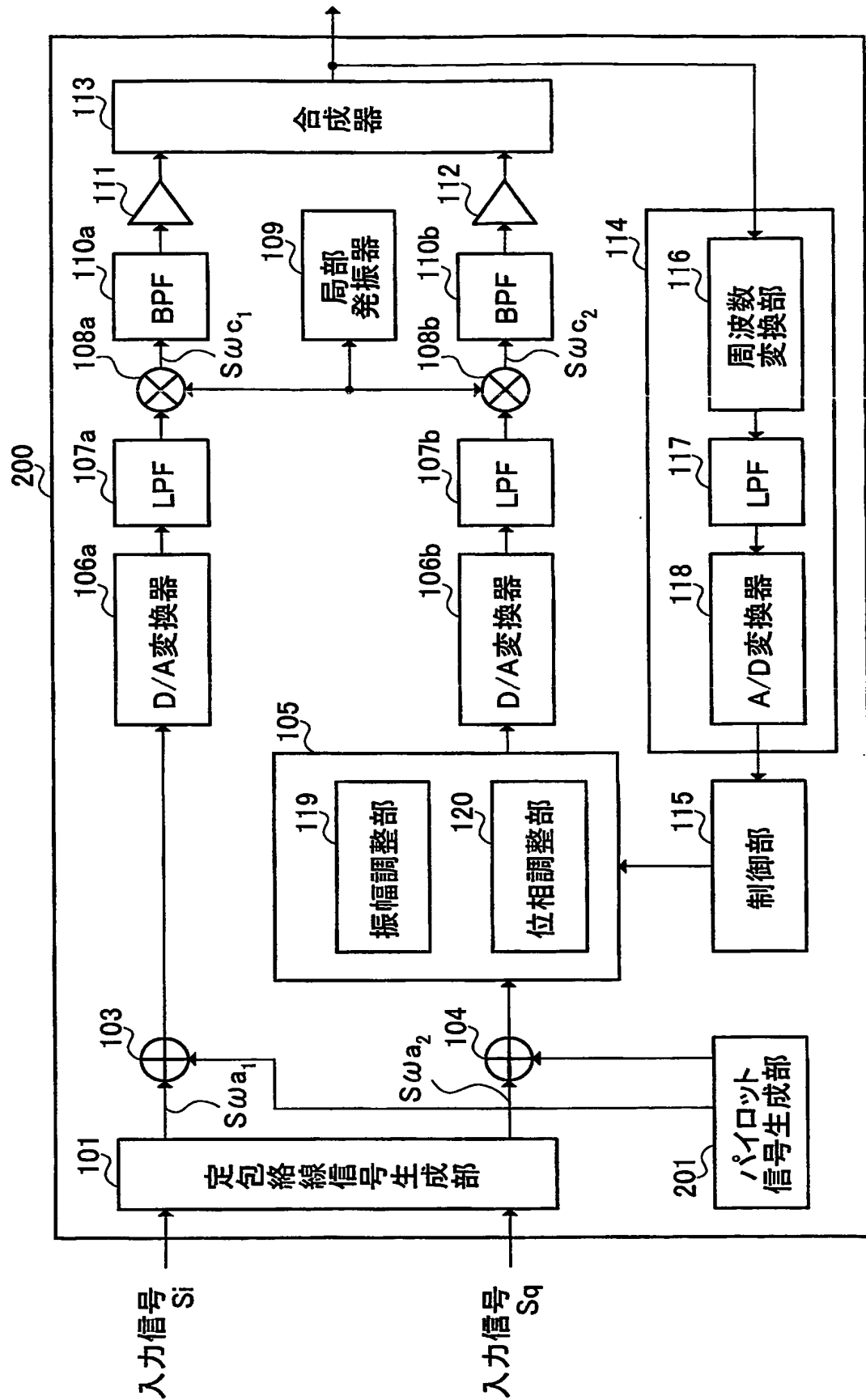


【図 3】

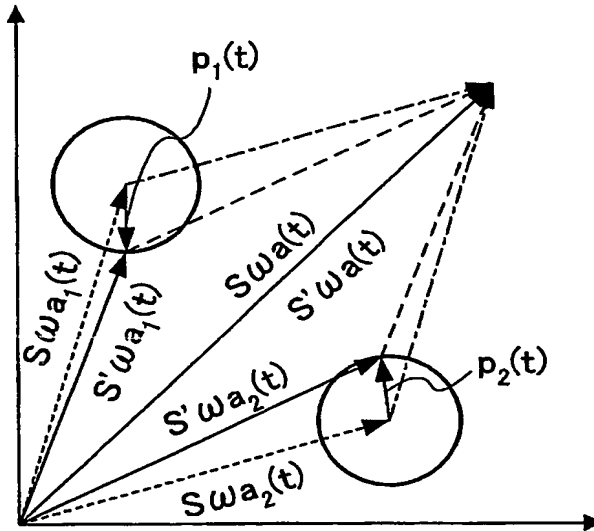




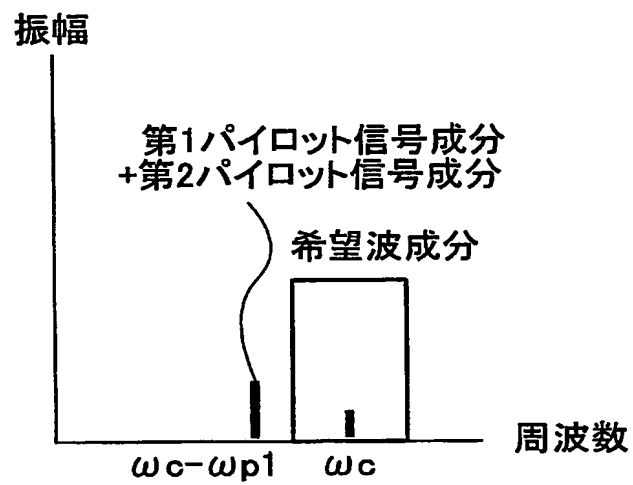
【図 4】



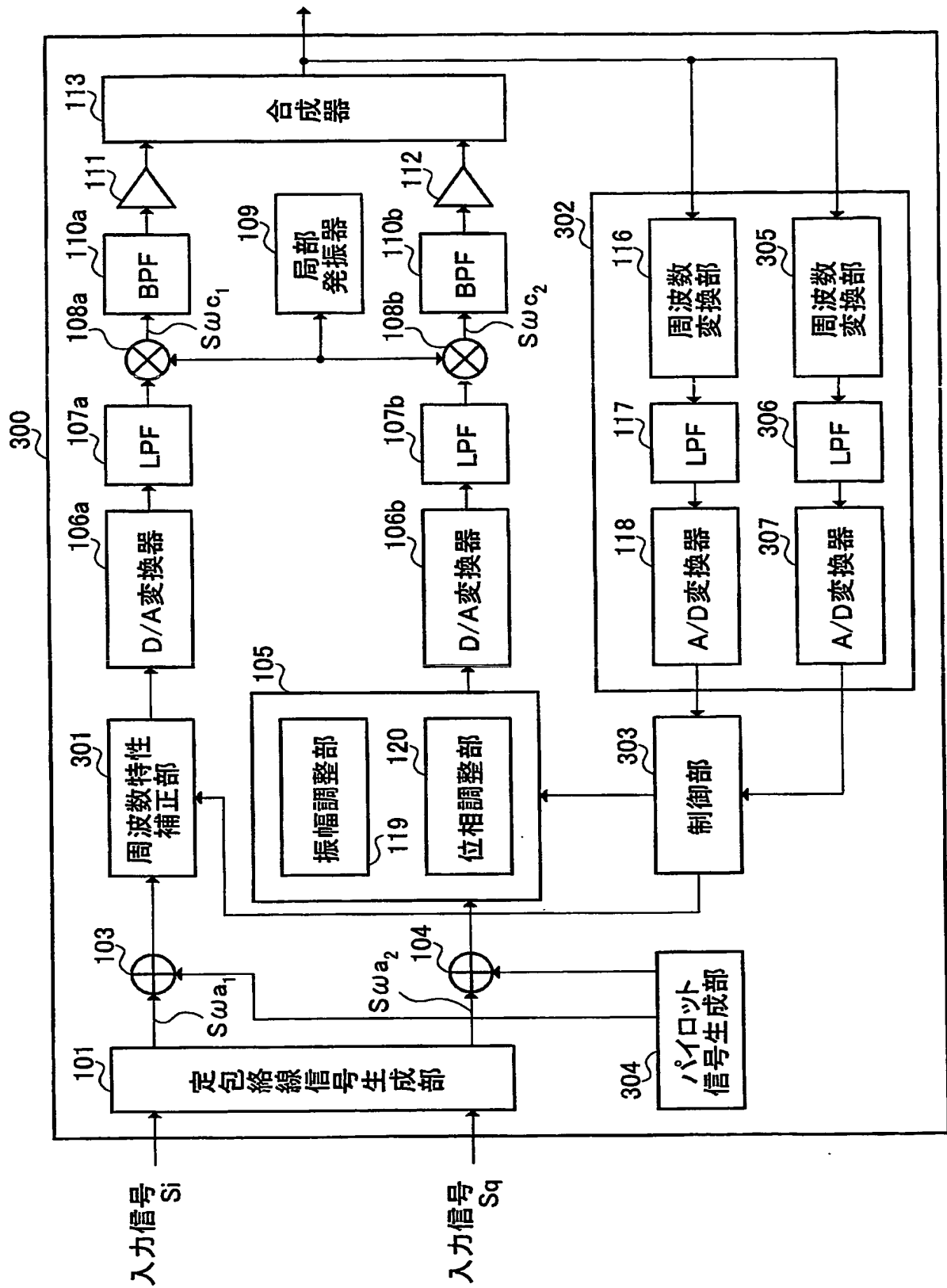
【図 5】



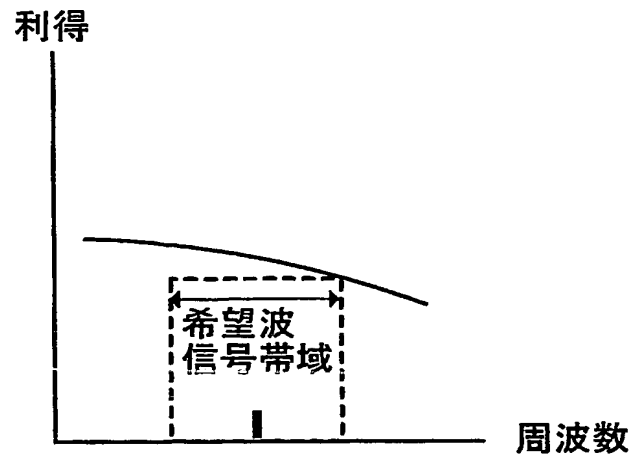
【図 6】



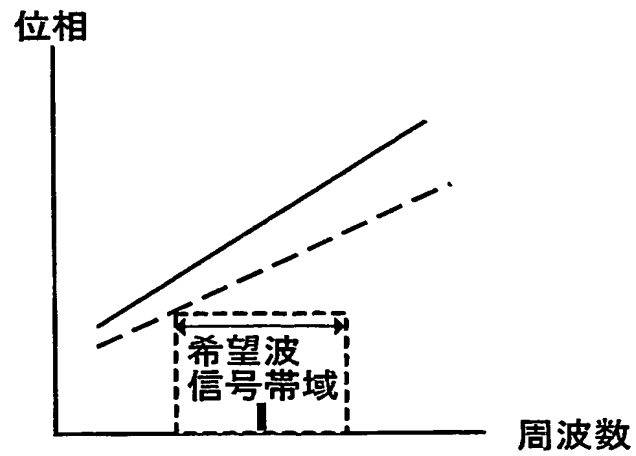
【図 7】



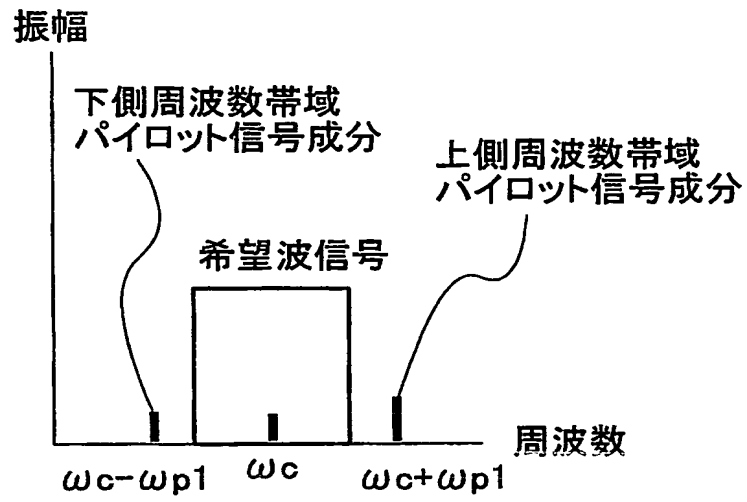
【図 8】



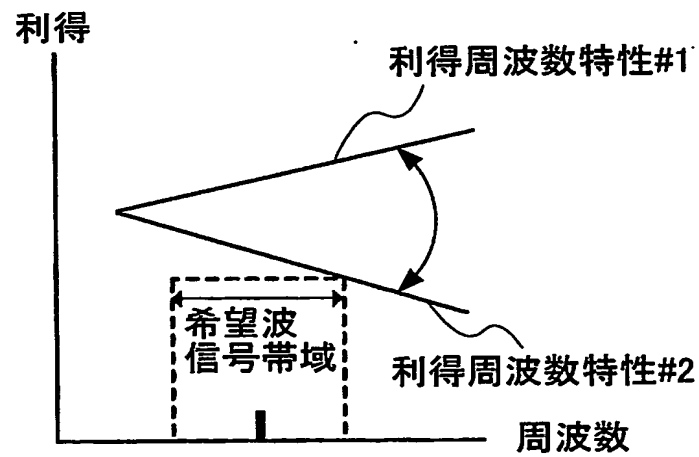
【図 9】



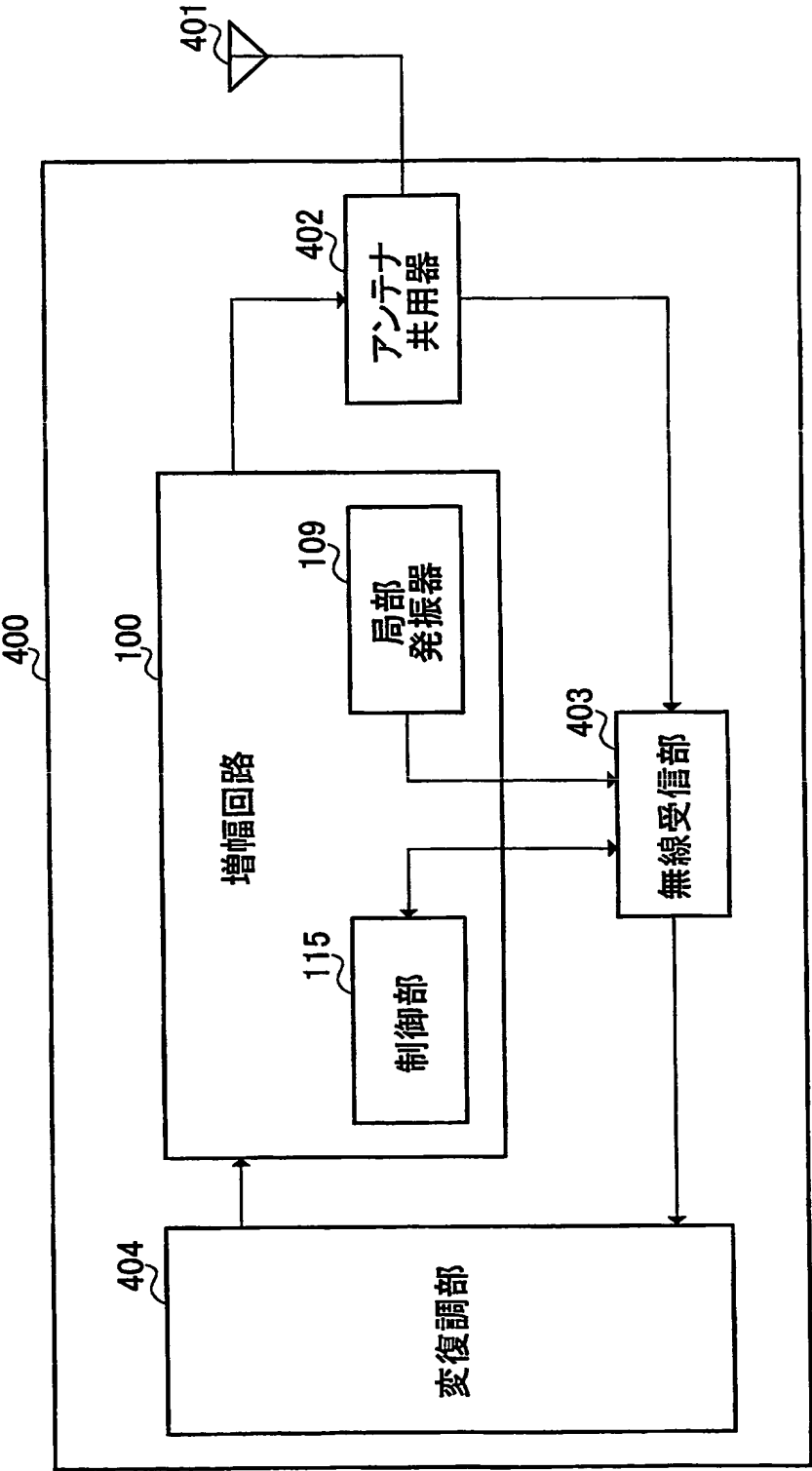
【図 10】



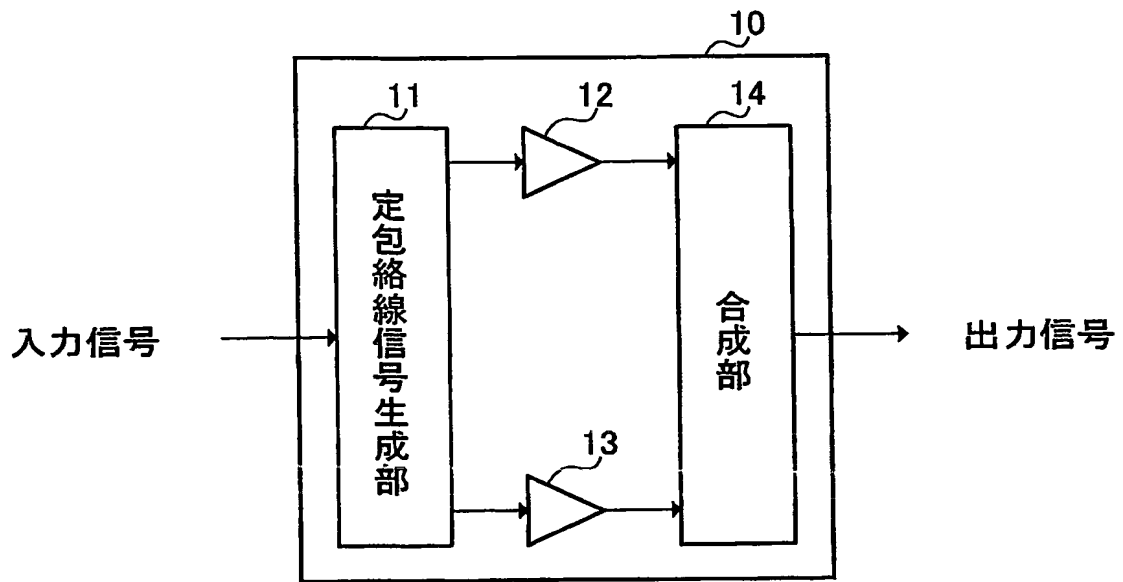
【図 11】



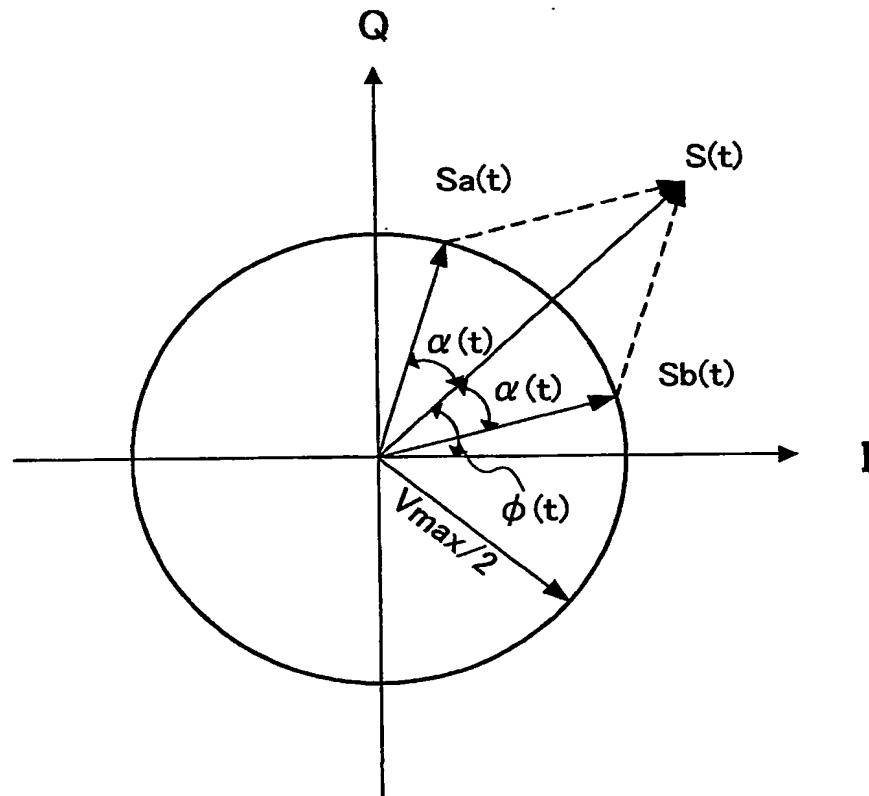
【図 12】



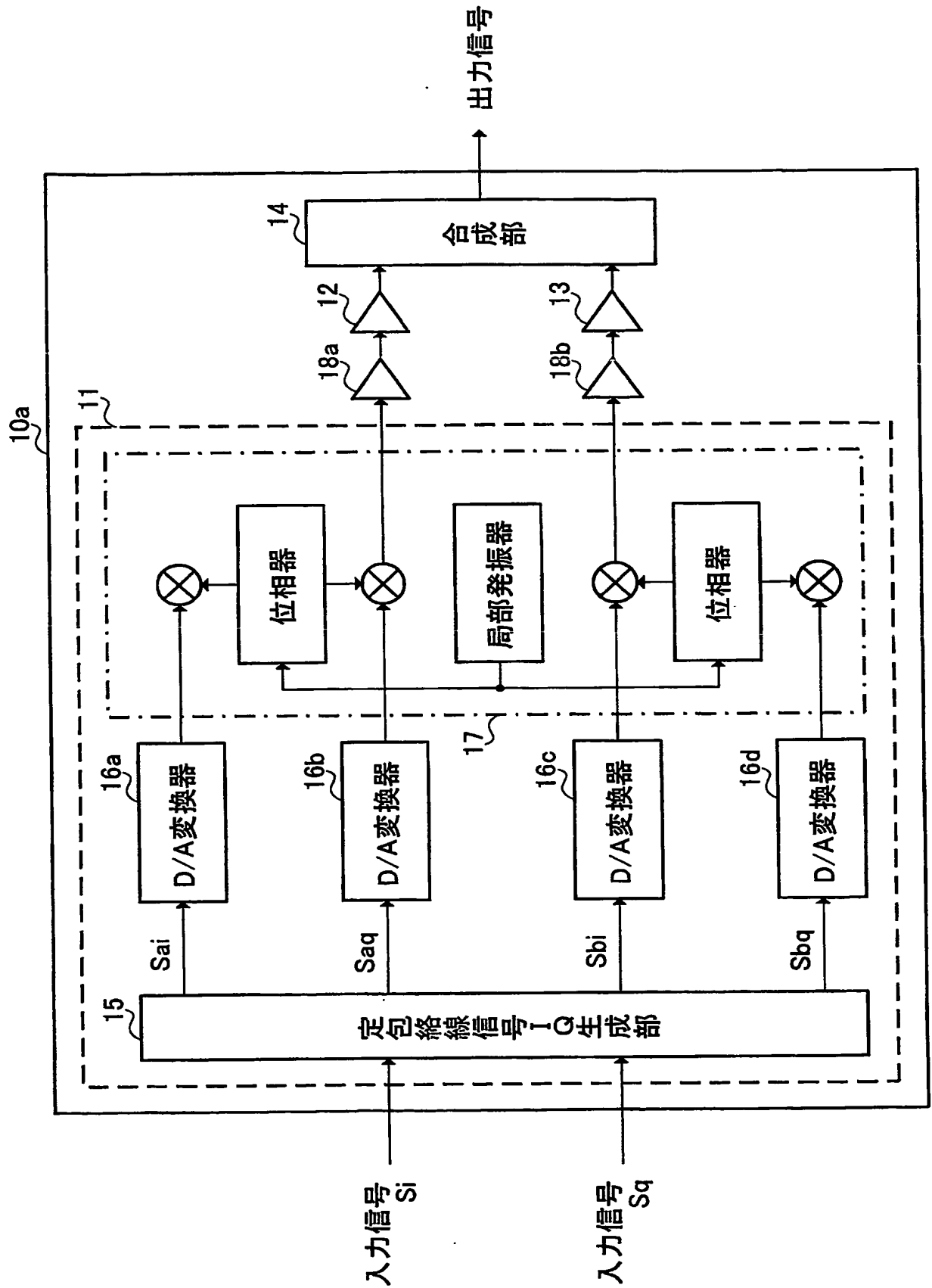
【図 13】



【図 14】



【図15】





**【書類名】 要約書****【要約】**

**【課題】** 増幅回路の回路規模の増大を抑制しつつ、高い電力効率で歪みの少ない出力信号を得ること。

**【解決手段】** 第 1 加算部 1 0 3 および第 2 加算部 1 0 4 は、入力信号から生成される第 1 および第 2 定包絡線信号に第 1 および第 2 パイロット信号を加算する。第 1 増幅器 1 1 1 および第 2 増幅器 1 1 2 は、加算処理後の各信号を増幅する。合成器 1 1 3 は、増幅処理後の各信号を合成する。パイロット信号検出部 1 1 4 は、合成処理後の信号からパイロット信号成分を検出する。ベクトル調整部 1 0 5 は、パイロット信号検出部 1 1 4 によって検出されたパイロット信号成分が所定条件を満たすように、加算処理後の第 2 定包絡線信号の利得および位相の少なくともいずれか一方を補正する。

**【選択図】** 図 1

特願 2 0 0 3 - 3 3 3 4 9 0

出 願 人 履 歴 情 報

識別番号 [ 0 0 0 0 0 5 8 2 1 ]

1. 変更年月日	1 9 9 0 年 8 月 2 8 日
[変更理由]	新規登録
住 所	大阪府門真市大字門真 1 0 0 6 番地
氏 名	松下電器産業株式会社

**This Page is Inserted by IFW Indexing and Scanning  
Operations and is not part of the Official Record**

**BEST AVAILABLE IMAGES**

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

- ☐ **BLACK BORDERS**
- ☐ **IMAGE CUT OFF AT TOP, BOTTOM OR SIDES**
- ☐ **FADED TEXT OR DRAWING**
- ☐ **BLURRED OR ILLEGIBLE TEXT OR DRAWING**
- ☐ **SKEWED/SLANTED IMAGES**
- ☐ **COLOR OR BLACK AND WHITE PHOTOGRAPHS**
- ☐ **GRAY SCALE DOCUMENTS**
- ☐ **LINES OR MARKS ON ORIGINAL DOCUMENT**
- ☐ **REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY**
- ☐ **OTHER:** \_\_\_\_\_

**IMAGES ARE BEST AVAILABLE COPY.**

**As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.**